





eurasien (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), brevet OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

**Publiée :**

- avec rapport de recherche internationale
- avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont reçues

(88) Date de publication du rapport de recherche internationale:

15 juillet 2004

*En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.*

(57) **Abstré :** Système comprenant une carte bi-puce (1) comportant une puce permanente (2) constituée d'un microprocesseur et d'une mémoire programmable sécurisée et une deuxième puce amovible (3) incluant essentiellement une mémoire à lecture unique contenant un montant de crédit prédéterminé à la disposition de l'utilisateur, et un micro-boîtier (6) adapté pour y insérer la carte et comprenant des moyens de communication (11) pour communiquer avec une borne extérieure (12, 12', 12'', 12''') destinée à enregistrer une transaction et des moyens d'interconnexion pour connecter les deux puces entre elles de manière à décrémenter la mémoire programmable du montant de la transaction effectuée. La mémoire à lecture unique de la puce amovible contient, outre le montant de crédit prédéterminé, un numéro de série unique attribué par la banque centrale, le montant de crédit et le numéro unique étant enregistrées dans la mémoire programmable par les moyens d'interconnexion lorsque la carte est insérée pour la première fois dans le micro-boîtier.